

Simulasi modulator $\pi/4$ -DQPSK menggunakan simulator prosesor DSP TMS320C54X

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20243619&lokasi=lokal>

Abstrak

Pada skripsi ini dibuat suatu rancang bangun perangkat lunak modulator $\pi/4$ -DQPSK yang menggunakan Prosesor DSP TMS320C54X.

Rancang bangun perangkat lunak ini dibuat dengan bahasa pemrograman C yang merupakan satu-satunya bahasa pemrograman yang dapat digunakan untuk Prosesor bSP TMS320C54X.

Rancang bangun perangkat lunak ini dibuat berdasarkan bagian-bagian yang ada pada modulator $\pi/4$ -DQPSK, yaitu serial to parallel converter, differential encoding dan mapping, filterisasi dan terakhir adalah pengabungan keluaran filter I dan Q.

Uji coba yang dilakukan adalah membandingkan keluaran masing-masing bagian antara simulasi menggunakan Simulator Prosesor DSP TMS320C54X, yaitu SimulatorC54X dengan perhitungan berdasarkan teori.

Hasil dari uji coba yang dilakukan adalah rancang bangun perangkat lunak modulator $\pi/4$ -DQPSK yang dibuat dapat disimulasikan menggunakan SimulatorC54X.