

Desain rangkaian snubber pada sistem power switching menggunakan mosfet = Design of snubber circuit in power switching system using mosfet

Ananta Tiara, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=20279884&lokasi=lokal>

Abstrak

Skripsi ini membahas disain rangkaian *< i>snubber</i>* untuk menentukan nilai elemen *< i>snubber</i>* (resistor dan kapasitor) yang akan digunakan pada sistem *< i>power switching</i>* menggunakan mosfet. Dalam merancang rangkaian-rangkaian elektronika daya, salah satu faktor penting yang perlu diperhatikan adalah masalah kerugian daya yang terjadi pada sakelar elektronik yang digunakan. Kerugian daya pada sakelar elektronik itu sendiri terdiri dari dua bagian yaitu pada kondisi *< i>ON</i>* dan pada kondisi peralihan. Alternatif untuk mengurangi kerugian pensakelaran adalah dengan menambahkan rangkaian *< i>snubber</i>* pada sakelar elektronik.

.....The focus of this study is to design snubber circuit to determine the element value of the snubber (resistor and capacitor) that will use in power switching system using mosfet. In designing power electronic circuits, one of the important factor that need to be concerned is power loss problem that occur on electronic switching that is used. Power loss on electronic switching itself consist of two parts, these are on ON condition and on switching transition. The alternative to reduce switching loss is with adding the snubber circuit on electronic switching.