

Penggunaan Prosesor Digilal Signal Processing Sebagai Pengganti Komponen Rangkaian Base-Band dari Suatu Perangkat Komunikasi Radio Selular Maupun Satelit

Arman Djohan Diponegoro, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=77280&lokasi=lokal>

Abstrak

Pendahuluan

Penelitian dilakukan berapa tahap yaitu :

1. Simulasi dengan menggunakan perangkat Simulator TMS 320C5x untuk untuk masing-masing aplikasi yaitu :

1. Echo Canseller, Digital Speech Interpolation, (DSI)
2. VSELP/CELP dan Error Corection
3. ADPCM,
4. Multiplekser TDMA/CDMA,
5. Modem it/4 QPSK

Untuk memperoleh perangkat lunak (program) dasar (model perangkat lunak) yang dapat dijalankan pada prosesor DSP TMS320C5x (Tahun I)

2. Emulasi perangkat lunak dari masing-masing modul (yaitu modul DSI, modul Speech processing (VSELP+ Error Correction), Modul ADPCM (ADPCM+Error correction) dan Modul akses (Multipleksing+Modem) untuk memperoleh perangkat lunak yang siap pakai. (Tahun II)

3. Rancang bangun rangkaian masing-masing modul dengan menggunakan komponen Prosesor DSP TMS320C5x Tahun 111)

4. Mengintergrasikan perangkat lunak dari masing-masing modul kebentuk suatu Rangkaian Integrated ACIC. (Tahun III)