

Model checking pada logika temporal linear untuk microwave

Yahma Wisnani, author

Deskripsi Lengkap: <https://lib.ui.ac.id/detail?id=89861&lokasi=lokal>

Abstrak

Makalah ini memperkenalkan model checking pada logika temporal linear serta aturan selama proses verifikasi berlangsung. Tahapan utama pada model checking adalah model, spesifikasi dan verifikasi. Tahapan model mengkonversikan sebuah rancangan menjadi sebuah model dalam bentuk struktur Kripke; tahapan spesifikasi merepresentasikan semua sifat yang harus dipenuhi oleh rancangan ke bentuk bahasa logika temporal linear dan tahapan verifikasi membuktikan apakah spesifikasi telah terpenuhi sepanjang lintasan dalam model. Oven microwave digunakan sebagai contoh rancangan yang akan diverifikasi.

Checking Model of Linear Temporal Logic for Microwave Oven: This paper introduce checking model of linear temporal logic and its role within the process. The main steps of model checking are modelling, specification and verification. The modelling step convert a design into a model in Kripke structure forms; the specification step represent all properties of the satisfy design that it should be stated by using linear temporal logic, and the verification step determine that the specification should be hold along paths in the model. Microwave oven is used as a design example to be verified.