

Universitas Indonesia Library >> Buku Teks S0

Judul:

Design of cost-efficient interconnect processing units: spidergon STNoC

Pengarang/Penulis:

Subjek:

ST Microelectronics; Networks on a chip; Microprocessors

Nomor Panggil:

004.1 DES

Penerbitan:

CRC Press

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)