

Universitas Indonesia Library >> Buku Teks

Judul:

Introduction to logic design

Pengarang/Penulis:

Yanushkevich, Svetlana N., author

Subjek:

Logic devices--Design and construction; Logic design

Nomor Panggil:

621.395 YAN i

Penerbitan:

CRC Press, Taylor & Francis Group

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)