

***Judul:***

Digital design and Verilog HDL fundamentals

***Pengarang/Penulis:***

Cavanagh, Joseph, author

***Subjek:***

Logic circuits -- Computer-aided design; Verilog (Computer hardware description language); Digital electronics

***Nomor Panggil:***

621.395 CAV d

***Penerbitan:***

CRC Press

***Link Terkait:***

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)