

Judul:

Logic design projects: using standard integrated circuits

Pengarang/Penulis:

Walkerly, John F.

Subjek:

Digital electronics--Laboratory manuals; Logic design--Laboratory manuals; Integrated circuits--Laboratory manuals

Nomor Panggil:

621.391 WAk k

Penerbitan:

John Wiley & Sons

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)