

Universitas Indonesia Library >> Buku Teks S0

Judul:

Design of VLSI gate array ICs

Pengarang/Penulis:

Hollis, Ernest E., author

Subjek:

Integrated circuits -- Very large scale integration -- Design and construction

Nomor Panggil:

621.395 HOL d

Penerbitan:

Prentice-Hall

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)