

Judul:

Design of testable logic circuits

Pengarang/Penulis:

Bennetts, R.G., author

Subjek:

Logic circuits; Logic circuits -- Testing

Nomor Panggil:

621.381 95 BEN d

Penerbitan:

Addison-Wesley

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)