

Universitas Indonesia Library >> Buku Teks

Judul:

Design methodologies for VLSI circuits

Pengarang/Penulis:

Subjek:

Integrated Circuits -- Very Large Scale Integration -- Congresses

Nomor Panggil:

621.381 73 DES

Penerbitan:

Sijthoff & Noordhoff

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)