

Judul:

Pelacakan (detecting dan locating) bridging fault pada rangkaian kombinasional.

Pengarang/Penulis:

Siswo Prayitno, author

Subjek:

Algebra, Boolean; Digital integrated circuits

Nomor Panggil:

S-pdf

Penerbitan:

Fakultas Matematika dan Ilmu Pengetahuan Alam Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)