

**Judul:**

Peta biner sebagai metode dasar perancangan kontrol logika

**Pengarang/Penulis:**

Sila Wardono, author

**Subjek:**

Automatic control. ; Logic circuits.

**Nomor Panggil:**

T39869

**Penerbitan:**

**Link Terkait:**

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)