

**Judul:**

Analisa arus dan tegangan single electron transistor dengan sidewall depletion gates

**Pengarang/Penulis:**

Pardede, Hilman F., author

**Subjek:**

Integrated circuits -- Design and construction

**Nomor Panggil:**

S40036

**Penerbitan:**

Fakultas Teknik Universitas Indonesia

**Link Terkait:**

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)