

***Judul:***

Rancang bangun modulator demodulator DOQP SK dengan menggunakan rangkaian logik

***Pengarang/Penulis:***

Sipahutar, Edison, author

***Subjek:***

Computer logic; Digital systems; Data processing

***Nomor Panggil:***

S38348

***Penerbitan:***

Fakultas Teknik Universitas Indonesia

***Link Terkait:***

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)