

Judul:

Rancang bangun perangkat lunak filter ekualiser dengan teknik zero forcing menggunakan simulator prosesor DSP TMS320C54X

Pengarang/Penulis:

Erlang Whidaya Bharata, author

Subjek:

Equalizer filter

Nomor Panggil:

S39391

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)