

Judul:

Analisa tanggapan waktu yang optimal terhadap luas rancangan layout CMOS VLSI pada register geser sipo dan inverter sebagai penggerak motor stepper tipe variabel reluktansi

Pengarang/Penulis:

Pipit Anggraeni, author

Subjek:

Stepping motors.

Nomor Panggil:

S40076

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)