

Judul:

Simulasi dan optimisasi dari Second-Order Delta Sigma modulator dengan resolusi efektif 15 bit

Pengarang/Penulis:

Handy Chandra, author

Subjek:

Modulators (Electronics)--Design and construction; Analog-to-digital converters -- Design and construction

Nomor Panggil:

S769

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)