

Universitas Indonesia Library >> UI - Laporan Penelitian

Judul:

Implementasi tata letak VLSI pada perancangan prosesor FFT untuk $N = 2$

Pengarang/Penulis:

Nji Raden Poespawati, author

Subjek:

Integrated circuits--Very large scale integration.

Nomor Panggil:

LP-pdf

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)