

Judul:

Penggunaan vektor uji acak-semu dan analisa tanda pada pengetesan VLSI dengan B.I.S.T.

Pengarang/Penulis:

Harry Sudibyo S., author

Subjek:

Nomor Panggil:

LP-pdf

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)