

***Judul:***

Programmable logic device dengan daya dinamis 150-mW, teknik perancangan multiplier tingkat tinggi untuk optimalisasi power, optimalisasi penempatan linier untuk meminimalisasi panjang kawat dengan situs bebas dan karakterisasi teknologi CMOS untuk desain analog dan RF : Buku karya ilmiah VLSI

***Pengarang/Penulis:***

***Subjek:***

***Nomor Panggil:***

03 Sud p-7

***Penerbitan:***

Fakultas Teknik Universitas Indonesia

***Link Terkait:***

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)