

Judul:

Perancangan layout CMOS VLSI untuk comparator 4-bit dan penggunaannya pada simulasi lift, VLSI dengan metode semi custom untuk sistem pengendali lift 3 lantai, layout VLSI untuk unit aritmatika dan logika, layout VLSI untuk simulasi pengendali mesin cuci mobil otomatis

Pengarang/Penulis:

Harry Sudibyo S., author

Subjek:

Integrated circuits--Very large scale integration--Design and construction.

Nomor Panggil:

LP-pdf

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)