

Judul:

Perancangan dan implementasi layout CMOS VLSI untuk ALU 8-bit, rangkaian terpadu untuk SRAM 4X4 yang dibangun dari 6T-SRAM, Implementasi sel memori 6T pada RAM STATIC 64, dan multiplier 8 bit X 8 bit

Pengarang/Penulis:

Subjek:

Nomor Panggil:

03 Sud p-5

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)