

***Judul:***

Kanal Penjaluran untuk Powerbus dengan 2 Dual-Port Sel Register pada Rangkaian VLSI

***Pengarang/Penulis:***

Harry Sudibyo S., author

***Subjek:***

Electrical engineering.

***Nomor Panggil:***

LP-pdf

***Penerbitan:***

Fakultas Teknik Universitas Indonesia

***Link Terkait:***

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)