

**Judul:**

Jarlokar ETDMA hardware and software design specification for base station: Modul: Central Processing Unit (CPU) / Feri Yusivar

**Pengarang/Penulis:**

Feri Yusivar, author

**Subjek:**

Circuits and Systems.; Processor Architectures.

**Nomor Panggil:**

LP-pdf

**Penerbitan:**

Fakultas Teknik Universitas Indonesia

**Link Terkait:**

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)