

Judul:

Pengembangan dan evaluasi smart counter: penghitung jumlah pengunjung ruangan berbasis FPGA = Development and evaluation of smart counter: FPGA based room visitors counter

Pengarang/Penulis:

Dani Tri Sutrisno Kurniawan, author

Subjek:

Field programmable gate arrays.

Nomor Panggil:

S43318

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)