

Judul:

Implementasi board FPGA DE0-Nano sebagai kriptoprosesor berbasis algoritma trivium = Implementation of FPGA DE0-Nano board as Cryptoprocessor based Trivium Algorithm

Pengarang/Penulis:

Herlina Widia, author

Subjek:

Field programmable gate arrays -- Design and construction

Nomor Panggil:

S45595

Penerbitan:

Fakultas Matematika dan Ilmu Pengetahuan Alam Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)