

Judul:

Pemodelan dan simulasi dynamic voltage restorer (DVR) untuk mitigasi lendutan tegangan pada sistem distribusi tegangan rendah = Modeling and simulation of dynamic voltage restorer (DVR) for voltage sag mitigation in low voltage distribution system

Pengarang/Penulis:

Kurniawan Widi Pramana, author

Subjek:

Electric power system stability -- Computer simulation

Nomor Panggil:

T35702

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)