

Judul:

Perancangan VLSI 0.25 μm dengan desain hybrid VHDL berbasis FPGA Xilinx Spartan 3 untuk CPU ocean bottom unit Tsunami Early Warning System = VLSI design 0.25 μm of a hybrid design with VHDL Xilinx Spartan 3 FPGA-based for ocean bottom unit CPU Tsunami Early Warning System

Pengarang/Penulis:

Riyanto, examiner

Subjek:

VHDL (Computer hardware description language); Electronic digital computers -- Design and construction -- Data processing

Nomor Panggil:

T40836

Penerbitan:

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)