

***Judul:***

Design And Simulation Of Two Bits Single-Electron Logic Circuit Using Double Quantum Dot Single Electron Transistor

***Pengarang/Penulis:***

***Subjek:***

Charge detector

***Nomor Panggil:***

UI-IJTECH 5:2 (2014)

***Penerbitan:***

***Link Terkait:***

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)