

**Judul:**

Rancang bangun rangkaian gerbang logika dasar berbasis single electron transistor set menggunakan perangkat lunak simon 2 0 = Design of basic logic gates based on single electron transistor set using software simon 2 0 / Jormin Husada

**Pengarang/Penulis:**

Jormin Husada, author

**Subjek:**

**Nomor Panggil:**

S57740

**Penerbitan:**

Fakultas Teknik Universitas Indonesia

**Link Terkait:**

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)