

Judul:

Design of cost-efficient interconnect processing units : Spidergon STNoC

Pengarang/Penulis:

Coppola, Marcello

Subjek:

Networks on a chip; ST Microelectronics; Microprocessors.

Nomor Panggil:

004COPD001

Penerbitan:

CRC Press

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)