

**Judul:**

Investigation of flip-flop performance on different type and architecture in shift register with parallel load applications

**Pengarang/Penulis:**

Dwi M.J. Purnomo, author

**Subjek:**

Memory; performance

**Nomor Panggil:**

AJ-Pdf

**Penerbitan:**

Fakultas Ilmu Komputer Universitas Indonesia

**Link Terkait:**

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)