

Judul:

Perancangan dan Simulasi 1-bit Full Adder Berdaya 1,15 μ W dan Berkecepatan Tinggi untuk Mikroprosesor = Design and Simulation of 1.15 μ W-Power and High-Speed 1-bit Full Adder for Microprocessor

Pengarang/Penulis:

Mhd. Ridwan, author

Subjek:

Microprocessors--Design and construction.

Nomor Panggil:

T-pdf

Penerbitan:

Fakultas Teknik Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)