

Judul:

Perancangan layout IC CMOS dengan efisiensi ruang yang optimal pada register geser SIPO dan INVERTER sebagai penggerak motor stepper Harry Sudibyo S. dan Pipit Anggraeni

Pengarang/Penulis:

Subjek:

Nomor Panggil:

Penerbitan:

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)