

***Title:***

Rancangan dan analisis rangkaian terpadu gerbang logika-biner multifungsi menggunakan floating-gate mosfet

***Author:***

Surya Alimsyah, author

***Subject:***

Logic design -- Data processing

***Call Number:***

T-Pdf

***Publisher:***

Fakultas Teknik Universitas Indonesia

***Related Links:***

- [Bibliographic Description](#)
- [Abstract](#)
- [Similar Documents](#)
- [Universitas Indonesia Library](#)