

Judul:

Model checking pada logika temporal linear untuk microwave

Pengarang/Penulis:

Yahma Wisnani, author

Subjek:

Conversion of computer systems

Nomor Panggil:

SAIN-8-3-2003-27

Penerbitan:

Sains Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)