

Judul:

Perancangan layout IC CMOS dengan efisiensi ruang yang optimal pada register geser SIPO dan INVERTER sebagai penggerak motor stepper

Pengarang/Penulis:

Harry Sudibyo S., author

Subjek:

CMOS (Electronics)

Nomor Panggil:

JUTE-XVIII-4-Des2004-273

Penerbitan:

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)