

Judul:

Vlsi circuit optimization for 8051 mcu

Pengarang/Penulis:

Kim Ho Yeap, author

Subjek:

Microcontrollers; ELECTRONIC

Nomor Panggil:

UI-IJTECH 9:1 (2018)

Penerbitan:

Faculty of Engineering, Universitas Indonesia

Link Terkait:

- [Deskripsi Bibliografi](#)
- [Abstrak](#)
- [Dokumen Yang Mirip](#)
- [Universitas Indonesia Library](#)